SIGNAL AMPLIFIER

Publication number: JP63268394

Publication date:

1988-11-07

Inventor:

NAKAGAWA YUJI

Applicant:

MATSUSHITA ELECTRIC WORKS LTD

Classification:

- international:

H03F3/62; H04B3/00; H04Q9/00; H03F3/62; H04B3/00; H04Q9/00; (IPC1-7): H03F3/62; H04B3/00; H04Q9/00

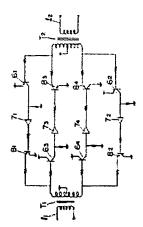
- European:

Application number: JP19870102655 19870424 Priority number(s): JP19870102655 19870424

Report a data error here

Abstract of JP63268394

PURPOSE:To prevent a state impossible to receive a signal due to the lowering of impedance on a reception side from being generated, by providing two transformers which separate the signal at every positive and negative sign when the transformer is designated as the input side of the signal, and synthesize positive and negative signals when it is designated as the output side of the signal. CONSTITUTION: The transformers T1 and T2 function in such a way that they separate the signal consisting of pulses with positive and signal consisting of pulses with positive and negative polarity at every positive and negative sign when they are designated as the input side of the signal, and they synthesize the positive and the negative signals when they are designated as the output side of the signal. Transistors 61-64 constitute a reception part receiving via the transformers T1 and T2 at every positive and negative sign. Also, transistors 81-84 constitute a transmission part which synthesizes and transmits the signals of transistors 81-84 constitute a transmission part which synthesizes and transmits the signals of positive and negative polarity at the transformer T. In such a way, it is possible to perform satisfactory signal transmission even when plural terminal equipments 2 are connected to a home bus (I), or long distance transmission in parformed. transmission is performed.



Data supplied from the esp@cenet database - Worldwide

9日本国特許庁(JP)

10 特許出顧公開

□ 公開特許公報(A) 昭63-268394

公発明の名称 信号増幅器

②特 願 昭62~102655 ②出 願 昭62(1987)4月24日

团発 明 者 中 川 裕 司 大阪府門真市大字門真1048番地 松下電工株式会社内

©出 頤 人 松下電工株式会社 大阪府門真市大字門真1048番地

9代 理 人 弁理士 石田 長七

明死一多

1. 発明の名称

信号增强器

2. 特許請求の範囲

(1) 中央観動装置と視数台の踏束器とを信号線 にて接載し、トランスによる平衡型の予伝送方式 (AMI方式)を用いて、中央個野菜煮と路水路と・ の間で上記信号線を介して特分割多重伝送にて信 今の投受を行って、各場来器に接続された負荷の 動作状態の監視や負荷の動作の遺孫質御を行う教 顕彰御監視袋鼠に用いられ、上記留号線の任意の 箇所に挿入をれ中央制御袋肌と環来器との間で造 受信される信号を双力向で増幅して出力する信号 増収器であって、資訊の夫々の信号級に後続され 信号の入方盤となるときには正負面径のパルスで 構成された信号を正角毎に分離するとともに、信 号の出力側となるとでには正負信号を合成する2 個のトランスを入出力都に決々億えると共に、上 記一力のトランスを介して正衡及び気態併号を央 々受信する正確信号受信部及び負債信号受信部と、 この夫々の受信部出力を増幅して波形整形する故 形態形部と、この波形整形部出力を上記他方のト ウンスを介して出力する遠信原とを信号伝送方向 毎に2組備えて成ることを特徴とする信号増製部。 3。登明の詳細な説明

【技術分野】

本急別は、トランスによる平衡型領外伝送方式 (AMI方式)の意願契如監視装置に用いられる信 号増稿器に関するものである。

【背景技術】 .

使来の遺骸制料監視装置では各種の値号伝送力 式が用いられ、その信号伝送力式の一つに、トランスによる平衡型信号伝送方式(AMI力式)がある。 なお、このAMI方式は、ホームパスシステム(HBS)委員会においてホームパスシステム(HBS)会員会において採用をれる予定の方式である。このAMI方式を用いたホームパスシステムについて値関する。 郎 4 図がホームパスシステムについて確認図である。このホームパスシステムにおいては、中央調御装置としてのホームパス

特開昭63-268394(3)

と、この夫々の受信部出力を増幅して被形整形式 のとの受信部出力を増幅して被形整形形出力を上記性が のとの文を介して出力する透信部とを信号伝送 方向毎に2組織えたものであり、信号線を介して送 を付けるにとはできる。になる信号を信号が構築にて増幅来替が により、同一ホームバス上に多数の増来を引きると により、あるいは任任限公をを行ってる。 をためっても、受信件のインピーダンスの低に で信号が受信できなくなることを防止にが できるようにし、及びな信号伝送を可能としたも のである。

(突進例)

第1因乃至的 2 因に本党明の一実施列を示す。 本実施例の信号増級器 5 は、第1回に示すように HBC1に接続されるホームパスをの任意の関所 に好入でき、個数の制限がなく、しかも 直列接続 も可能としたものである。なお、以降の限明にお いてはHBC1と信号増幅器 5 との間のホームパスを幹線を1と呼び、HBC1と反対側のホー ムパスを支銀を1と呼び、HBC1と反対側のホー

突曲例では技形弦形部で、~で、をパッファアンプ にて禁止してある。

今、仮に幹線 e, 保から第3 図(a)に示すほうが 入力されたとする。この入力信号はトランタスタ 6 a, 8 。にて第3図(b)。(a)に示すように失々正復 信号、共舊信号毎に受信され、被形整形図路です。 ?。にて嫌悩して波形整形される。そして、犬々 の彼形整形部で 3,7 4出力はトランジスク83,8 4 を介してトランスTzにて取る図(d)に示すように 合成をれて支柱をこに出力される。なお、支森をこ 餅から信号が入力をれた場合も上途の風明と略同 様にして幹載点|銀に出力され、双方向の信号伝 法を行う。このように本実進例によれば、ホーム パス&に複数台の指求器をが接続されたり、ある いは長距離伝送を行ったりする場合においても、 良好な何号伝送が可能となり、ホームパスシステ Aはもとより、设施用システム、集合住宅システ Aなどのような大規模システムにもAMI方式を 用いることができるようになる。

[急明の効果]

第2図が本実施例の位号増幅四5の具作回路を 示すもので、幹値 2.及び支額 2:が1大領に夫々 **兼載をれた2仗のトランスTiTュを入出力部に** 夫々切えており、夫々のトランスT;,T*の毒散 比ば1:2としてあり、2次銀にセンターデップ を配けてゐる。なお、このトランスT・・Tュは、 信号の入力側となるとをには第6回に示す正負買 傷のパルスで構成された哲学を正負毎に分離する とともに、信号の出力質となると8には正負信号 を合成する働きをするものである。各トタンスで 1.7.02大街両府にはトランジズブ 6.1.6.18.1 8ヵ及びトランタスタ6ヵ,8ヵ,8ヵ,8ヵ,が天々接続 してあり、トランダスナ81~84は正真年に夫々 トランスTiiTェを介して受信する受信部を構成 するものであり、土たトランタスタ8,~8.はト ランスでで正負距艦の信号を合成して第6図に示 す何号を作成して遊信する遊信部を構成するもの である。そして、夫々の受保部と送信部との関に は夫々の受信部出力を増減して被形態形し遠信部 に出力する被形整形部で、一て、を設けてあり、本

本景明は上述のように、両側の天々の信号線に 接続を九信号の入力側となるときには正共両極の パルスで構成された信号を正爻毎に分離するとと もに、信号の出力側となるときには正気信号を合 成する2個のトランスを入出力部に失々値えると 夫に、上記一方のトランスを介して正征及び負債 信号を夫々受信する正確信号受信部及び負征信号 受信部と、この夫々の受信部出力を増減して被形 **蛟形する彼形笠形部と、この故形弦形部出力を上** 記憶方のトランスを介して出力する通信部とも信 **予伝送方向部に2無償えているので、信号線を介** して送受信される信号を信号指幅器にて増格する ことにより、胃一ホームパス上に多数の滑水器が 接続されたり、あるいは長距離伝送を行った分す る場合にあっても、受信器のインピーダンスの低 下にて何サが交替できなくなることを防止するこ とができ、使って良好な信号伝送が可能となる効 果がある。

4. 図面の簡単な説明

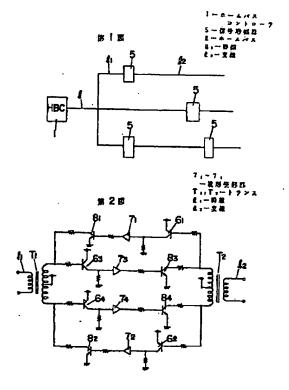
第1回は本発明の一実施例の使用形盤を示す概

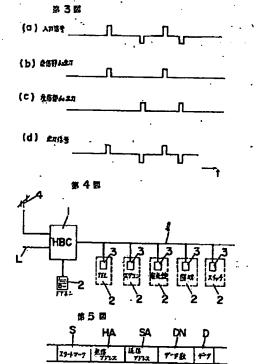
勞開昭63-268394(4)

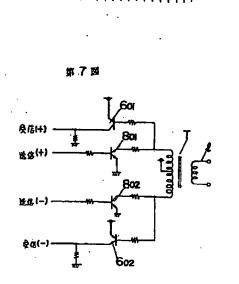
時待成図、節を図は阿上の具体図数図、ある図は阿上の動作限等図、部も図はホームパスシステムの概略的成図、第6図はAMI方式の包サフォーマットを示す取明図、第6図は同上の値号波形図。第7回は同上のインターフェイスユニットの具体図路図である。

1はホームパスコントローラ、2は着末春、3 はインターフェイスユニット、5は信号増程器、6,~6,、8,~8。はトランタスタ、7,~7,は 被形整形部、T,,T,はトランス、2,は脊板、2 は文庫、2はホームパスである。

大型人 升速士 石 田 長 七







556 图

(+)